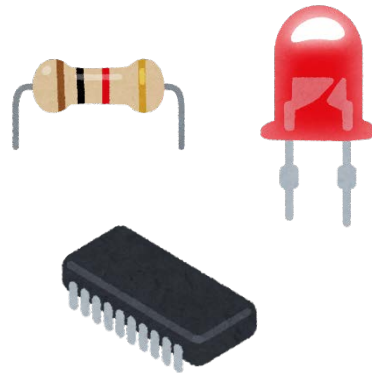
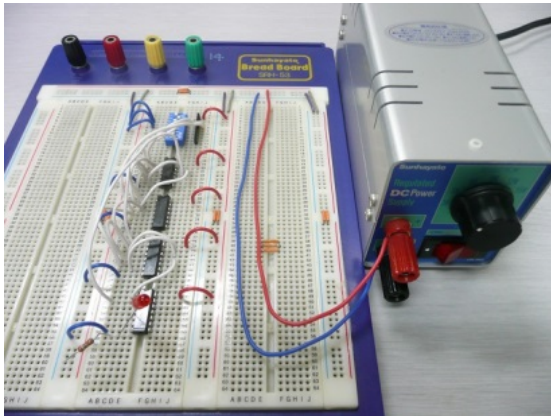


能力開発セミナーのご案内

デジタル回路設計技術（ロジックIC編）

【講習概要】

デジタル回路設計の生産性の向上をめざして、効率化、適正化、最適化（改善）に向けた組み合わせ回路や順序回路の製作実習を通し、デジタル回路設計技術を習得します。



【内容】

- (1) デジタルICの種類
- (2) 論理式と論理回路
- (3) 組み合わせ論理回路
- (4) 順序回路（フリップフロップ）
- (5) カウンタ回路

使用機器 安定化電源装置
デジタルマルチメータ

デジタル回路の設計について、2進数から学び、実際にロジックICを使用し、回路作成を行います。回路は、カウンタなど基礎的な部分を作成します。

FPGAでの回路設計の前段としておすすめのコースになります。

コース番号	2D511	受講料	10,000円
訓練時間	12時間	定員	10名
日程	5月28日（木）、29日（金） [2日間]		
場所	北海道職業能力開発大学校		
訓練時間帯	9:15~16:15	申込期限	5月14日（木）



ほっかいどうのうかいだい
北海道能開大

独立行政法人高齢・障害・求職者雇用支援機構

北海道支部北海道職業能力開発大学校

〒047-0292 小樽市銭函3丁目190番地

TEL 0134 (62) 3551 FAX 0134 (62) 2154

