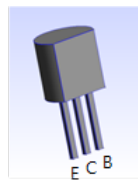


能力開発セミナーのご案内

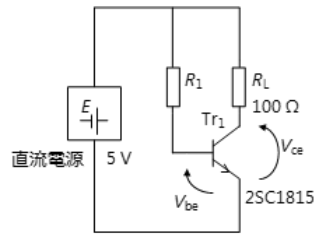
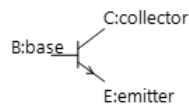
トランジスタ回路の設計・評価技術

【講習概要】

アナログ回路設計の生産性の向上をめざして、最適化（改善）に向けたシミュレーションや計測結果による検証を通して、トランジスタ回路の設計技術とその評価技術を習得します。



TO-92
(Transistor Outline)



【内容】

- (1) トランジスタの知識
- (2) トランジスタ利用回路の知識
- (3) トランジスタ利用回路の設計
- (4) トランジスタ回路の設計評価実習
- (5) まとめ

使用機器 発振器、オシロスコープ

各種のバイアス方式の設計方法を学び、実際にブレッドボードを利用して回路を製作し、特性の評価を行います。小信号出力をもとに、負荷を動作させるための技術を学びます。鈴木雅臣著「定本トランジスタ回路の設計」をテキストとして学びます。（テキスト代は受講料に含まれています）

コース番号	2D521	受講料	9,000円
訓練時間	12時間	定員	10名
日程	6月2日(火), 3日(水) [2日間]		
場所	北海道職業能力開発大学校		
訓練時間帯	9:15~16:15	申込期限	5月19日(火)



ほっかいどうのうかいだい
北海道能開大

独立行政法人高齢・障害・求職者雇用支援機構

北海道支部北海道職業能力開発大学校

〒047-0292 小樽市銭函3丁目190番地

TEL 0134 (62) 3551

FAX 0134 (62) 2154

